

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of

**Myeong-Soo CHANG; Young Sung KIM;
Kyung Ku KIM; Byung-Gil RYU; and
Hong Rae CHA**

Serial No.: **New U.S. Patent Application**

Filed: **March 31, 2004**

Customer No.: **34610**

For: **PLASMA DISPLAY APPARATUS**

TRANSMITTAL OF CERTIFIED PRIORITY DOCUMENT

U.S. Patent and Trademark Office
2011 South Clark Place
Customer Window
Crystal Plaza Two, Lobby, Room 1B03
Arlington, Virginia 22202

Sir:

At the time the above application was filed, priority was claimed based on the following application:

Korean Patent Application No. 2003/20556 filed April 1, 2003.

A copy of each priority application listed above is enclosed.

Respectfully submitted,
FLESHNER & KIM, LLP

Daniel Y.J. Kim
Registration No. 36,186

P.O. Box 221200
Chantilly, Virginia 20153-1200
703 766-3701 DYK/dak
Date: **March 31, 2004**

Please direct all correspondence to Customer Number 34610



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto is a true copy from the records of the Korean Intellectual Property Office.

출원 번호 : 10-2003-0020556
Application Number

출원 년 월 일 : 2003년 04월 01일
Date of Application APR 01, 2003

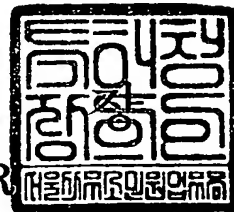
출원인 : 엘지전자 주식회사
Applicant(s) LG Electronics Inc.



2003 년 10 월 28 일

특 허 청

COMMISSIONER



【서지사항】

【서류명】	서지사항 보정서
【수신처】	특허청장
【제출일자】	2003.04.14
【제출인】	
【명칭】	엘지전자 주식회사
【출원인코드】	1-2002-012840-3
【사건과의 관계】	출원인
【대리인】	
【성명】	김영호
【대리인코드】	9-1998-000083-1
【포괄위임등록번호】	2002-026946-4
【사건의 표시】	
【출원번호】	10-2003-0020556
【출원일자】	2003.04.01
【발명의 명칭】	플라즈마 디스플레이 패널
【제출원인】	
【접수번호】	1-1-2003-0116026-14
【접수일자】	2003.04.01
【보정할 서류】	특허출원서
【보정할 사항】	
【보정대상항목】	발명자
【보정방법】	정정
【보정내용】	
【발명자】	
【성명의 국문표기】	장명수
【성명의 영문표기】	CHANG, Myeong Soo
【주민등록번호】	650716-1038011
【우편번호】	437-831
【주소】	경기도 의왕시 포일동 537-15 삼성래미안 아파트 106동 904 호
【국적】	KR

【발명자】

【성명의 국문표기】

김영성

【성명의 영문표기】

KIM, Young Sung

【주민등록번호】

730926-1249116

【우편번호】

449-929

【주소】

경기도 용인시 마평동 663-6

【국적】

KR

【발명자】

【성명의 국문표기】

김경구

【성명의 영문표기】

KIM, Kyung Ku

【주민등록번호】

710517-1249119

【우편번호】

153-763

【주소】

서울특별시 금천구 시흥1동 한양아파트 10동 906호

【국적】

KR

【발명자】

【성명의 국문표기】

류병길

【성명의 영문표기】

RYU, Byung Gil

【주민등록번호】

620105-1105516

【우편번호】

130-792

【주소】

서울특별시 동대문구 회기동 신현대아파트 2동 102호

【국적】

KR

【발명자】

【성명의 국문표기】

차홍래

【성명의 영문표기】

CHA, Hong Rae

【주민등록번호】

740103-1851628

【우편번호】

138-871

【주소】

서울특별시 송파구 장지동 294-7

【국적】

KR

【취지】

특허법시행규칙 제13조·실용신안법시행규칙 제8조의 규정에 의하여 위와 같 이 제출합니다. 대리인
김영호 (인)

1020030020556

출력 일자: 2003/11/1

【수수료】

【보정료】 0 원

【기타 수수료】 원

【합계】 0 원

【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0001
【제출일자】	2003.04.01
【발명의 명칭】	플라즈마 디스플레이 패널
【발명의 영문명칭】	PLASMA DISPLAY PANEL
【출원인】	
【명칭】	엘지전자 주식회사
【출원인코드】	1-2002-012840-3
【대리인】	
【성명】	김영호
【대리인코드】	9-1998-000083-1
【포괄위임등록번호】	2002-026946-4
【발명자】	
【성명의 국문표기】	장명수
【성명의 영문표기】	CHANG, Myeong Soo
【주민등록번호】	650716-1038011
【우편번호】	437-831
【주소】	경기도 의왕시 포일동 537-15 삼성래미안 아파트 106동 904호
【국적】	KR
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대리인 김영호 (인)
【수수료】	
【기본출원료】	19 면 29,000 원
【가산출원료】	0 면 0 원
【우선권주장료】	0 건 0 원
【심사청구료】	0 항 0 원
【합계】	29,000 원
【첨부서류】	1. 요약서·명세서(도면)_1통

【요약서】

【요약】

본 발명은 필름 타입 전면필터에 적합한 접지방법을 제공할 수 있도록 한 플라즈마 디스플레이 패널에 관한 것이다.

본 발명의 플라즈마 디스플레이 패널은 패널과, 패널 상에 패널보다 넓은 크기를 갖도록 형성되는 필름형 전면필터를 구비한다.

【대표도】

도 7

【명세서】

【발명의 명칭】

플라즈마 디스플레이 패널{PLASMA DISPLAY PANEL}

【도면의 간단한 설명】

도 1은 종래의 3전극 교류 면방전형 플라즈마 디스플레이 패널의 방전셀 구조를 나타내는 사시도.

도 2는 일반적인 플라즈마 디스플레이 패널에서 256계조를 표현하기 위한 프레임을 나타내는 도면.

도 3은 종래의 플라즈마 디스플레이의 일측을 개략적으로 나타내는 단면도.

도 4는 도 3에 도시된 전면필터를 개략적으로 나타내는 단면도.

도 5는 도 3에 도시된 전면필터와 필터 지지부의 접지과정을 상세히 나타내는 도면.

도 6은 필름형 전면필터를 개략적으로 나타내는 단면도.

도 7은 본 발명의 실시예에 의한 플라즈마 디스플레이 패널을 나타내는 도면.

도 8은 도 7에 도시된 필터 지지부를 상세히 나타내는 사시도.

< 도면의 주요 부분에 대한 부호의 설명 >

10 : 상부기판 12Y, 12Z : 투명전극

13Y, 13Z : 버스전극 14, 22 : 유전체층

16 : 보호막 18 : 하부기관
24 : 격벽 26 : 형광체층
30,60,74 : 전면필터 32,72 : 패널
34 : 방열판 36 : 인쇄회로기판
38 : 백커버 40,76 : 필터 지지부
42 : 지지부재 50,62 : 무반사막
52,64 : 광특성막 54 : 글래스
56,66 : EMI 차폐막 58,68 : NIR 차폐막
78 : 금속물질 79 : 돌출영역
80 : 플립 82 : 플랜지
84 : 코일 스프링

【발명의 상세한 설명】**【발명의 목적】****【발명이 속하는 기술분야 및 그 분야의 종래기술】**

- <23> 본 발명은 플라즈마 디스플레이 패널에 관한 것으로 특히, 필름 타입 전면필터에 적합한 접지방법을 제공할 수 있도록 한 플라즈마 디스플레이 패널에 관한 것이다.
- <24> 플라즈마 디스플레이 패널(Plasma Display Panel : 이하 "PDP"라 함)은

He+Xe, Ne+Xe 또는 He+Ne+Xe 등의 불활성 혼합가스의 방전시 발생하는 147nm의 자외선에 의해 형광체를 발광시킴으로써 문자 또는 그래픽을 포함한 화상을 표시하게 된다. 이러한 PDP는 박막화와 대형화가 용이할 뿐만 아니라 최근의 기술 개발에 힘입어 크게 향상된 화질을 제공한다. 특히, 3전극 교류 면방전형 PDP는 방전시 표면에 벽전하가 축적되며 방전에 의해 발생하는 스퍼터링으로부터 전극들을 보호하기 때문에 저전압 구동과 장수명의 장점을 가진다.

<25> 도 1은 종래의 플라즈마 디스플레이 패널의 방전셀 구조를 나타내는 사시도이다.

<26> 도 1을 참조하면, 3전극 교류 면방전형 PDP의 방전셀은 상부기관(10) 상에 형성되어진 주사전극(Y) 및 유지전극(Z)과, 하부기관(18) 상에 형성되어진 어드레스전극(X)을 구비한다. 주사전극(Y)과 유지전극(Z) 각각은 투명전극(12Y, 12Z)과, 투명전극(12Y, 12Z)의 선폭보다 작은 선폭을 가지며 투명전극의 일측 가장자리에 형성되는 금속버스전극(13Y, 13Z)을 포함한다.

<27> 투명전극(12Y, 12Z)은 통상 인듐틴옥사이드(Indium-Tin-Oxide : ITO)로 상부기관(10) 상에 형성된다. 금속버스전극(13Y, 13Z)은 통상 크롬(Cr) 등의 금속으로 투명전극(12Y, 12Z) 상에 형성되어 저항이 높은 투명전극(12Y, 12Z)에 의한 전압강하를 줄이는 역할을 한다. 주사전극(Y)과 유지전극(Z)이 나란하게 형성된 상부기관(10)에는 상부 유전체층(14)과 보호막(16)이 적층된다. 상부 유전체층(14)에는 플라즈마 방전시 발생된 벽전하가 축적된다. 보호막(16)은 플라즈마 방전시 발생된 스퍼터링에 의한 상부 유전체층(14)의 손상을 방지함과 아울러 2차 전자의 방출 효율을 높이게 된다. 보호막(16)으로는 통상 산화마그네슘(MgO)이 이용된다.

<28> 어드레스전극(X)이 형성된 하부기관(18) 상에는 하부 유전체층(22), 격벽(24)이 형성되며, 하부 유전체층(22)과 격벽(24) 표면에는 형광체층(26)이 도포된다. 어드레스전극(X)은 주사전극(Y) 및 유지전극(Z)과 교차되는 방향으로 형성된다. 격벽(24)은 스트라이프(Stripe) 또는 격자형 형태로 형성되어 방전에 의해 생성된 자외선 및 가시광이 인접한 방전셀에 누설되는

것을 방지한다. 형광체층(26)은 플라즈마 방전시 발생된 자외선에 의해 여기되어 적색, 녹색 또는 청색 중 어느 하나의 가시광선을 발생하게 된다. 상/하부기관(10,18)과 격벽(24) 사이에 마련된 방전공간에는 불활성 혼합가스가 주입된다.

<29> PDP는 화상의 계조를 구현하기 위하여, 한 프레임을 발광횟수가 다른 여러 서브필드로 나누어 시분할 구동하게 된다. 각 서브필드는 전화면을 초기화시키기 위한 초기화기간과, 주사라인을 선택하고 선택된 주사라인에서 셀을 선택하기 위한 어드레스기간과, 방전횟수에 따라 계조를 구현하는 서스테인기간으로 나뉘어진다.

<30> 예를 들어, 256 계조로 화상을 표시하고자 하는 경우에 도 2와 같이 1/60 초에 해당하는 프레임 기간(16.67ms)은 8개의 서브필드들(SF1내지SF8)로 나누어지게 된다. 8개의 서브 필드들(SF1내지SF8) 각각은 전술한 바와 같이, 초기화기간, 어드레스기간과 서스테인기간으로 나누어지게 된다. 각 서브필드의 초기화기간과 어드레스 기간은 각 서브필드마다 동일한 반면에 서스테인 기간은 각 서브필드에서 2^n ($n=0,1,2,3,4,5,6,7$)의 비율로 증가된다.

<31> 이와 같이 구동되는 PDP에서는 상부기관(10) 상에는 전자파를 차폐함과 아울러 외부광의 반사를 방지하기 위하여 전면필터가 설치되게 된다.

<32> 도 3은 종래의 플라즈마 디스플레이 패널의 일측을 개략적으로 나타내는 단면도이다.

<33> 도 3을 참조하면, 종래의 PDP는 상부기관(10)과 하부기관(18)이 합착되어 형성되는 패널(32)과, 패널(32)의 전면에 설치되는 전면필터(30)와, 패널(32)의 후면에 설치되는 방열판(34)과, 방열판(34)에 부착되도록 설치되는 인쇄회로기판(36)과, PDP의 후면을 감싸도록 형성되는 백 커버(38)와, 전면필터(30)와 백 커버(38)를 접속시키기 위한 필터 지지부(40)와, 필터 지지

부(40)를 감싸도록 전면필터(30)와 백 커버(38) 사이에 설치되는 지지부재(42)(또는 프론트 커버)를 구비한다.

<34> 인쇄회로기판(36)은 패널(32)의 전극들로 구동신호를 공급한다. 이를 위해, 인쇄회로기판(36)은 도시되지 않은 다양한 구동부들을 구비한다. 패널(32)은 인쇄회로기판(36)으로부터 공급되는 구동신호에 응답하여 소정의 화상을 표시한다. 방열판(34)은 패널(32) 및 인쇄회로기판(36)으로부터 발생하는 열을 방열시킨다. 백 커버(38)는 외부의 충격으로부터 패널(32)을 보호함과 아울러 후면으로 방출되는 전자파(ElectroMagnetic Interference : 이하 "EMI"라 함)를 차단한다.

<35> 필터 지지부(40)는 전면필터(30)를 백 커버(38)에 전기적으로 접속시킨다. 이와 같은 필터 지지부(40)는 전면필터(30)를 백 커버(38)에 접지시킴과 아울러 측면으로 EMI가 방출되는 것을 방지한다. 지지부재(42)는 필터 지지부(40), 전면필터(30) 및 백 커버(38) 등을 지지한다.

<36> 전면필터(30)는 EMI를 차폐함과 아울러 외부광의 반사를 방지한다. 이를 위해, 전면필터(30)는 도 4와 같이 무반사막(50), 광특성 막(52), 글래스(54), EMI 차폐막(56) 및 근적외선(near infrared : 이하 "NIR"이라 함) 차폐막(58)을 구비한다. 여기서, 실제로 전면필터(30)의 각 막들(50,52,54,56,58) 사이에는 접착층이 형성되어 각 막들(50,52,54,56,58) 사이를 접착시키게 된다. 또한, 일반적으로 광특성막(52)은 접착층에 특정 물질을 삽입하여 형성되게 된다. 그리고, 전면필터(30)의 구조는 그 제조업체에 따라서 약간씩 변화된다. 본원에서는 설명의 편의성을 위해 접착층을 도시하지 않았으며 광특성막(52)을 특정 층으로 표시하였고, 현재 일반적으로 사용되는 전면필터(30)의 구조를 예로 들었다.

- <37> 무반사막(Antireflection Coating)(50)은 외부로부터 입사되는 광이 다시 외부로 반사되는 것을 방지하여 PDP의 콘트라스트를 향상시키게 된다. 이와 같은 무반사막(50)은 전면필터(30)의 표면에 형성된다. 한편, 무반사막(50)은 전면필터(30)의 배면에 추가로 형성될 수 있다. 광특성막(52)은 패널(32)로부터 입사되는 광 중 적색(R) 및 녹색(G)의 휘도를 낮춤과 아울러 청색(B)의 휘도를 높여 PDP의 광특성을 개선시킨다.
- <38> 글래스(54)는 외부 충격으로부터 전면필터(30)가 파손되는 것을 방지한다. 다시 말하여, 글래스(54)는 전면필터(30)가 외부 충격으로부터 파손되는 것을 방지하기 위하여 전면필터(30)를 지지한다. EMI 차폐막(56)은 EMI를 차폐하여 패널(32)로부터 입사되는 EMI가 외부로 방출되는 것을 방지한다. NIR 차폐막(58)은 패널(32)로부터 입사되는 NIR을 차폐한다. 이와 같은 NIR 차폐막(58)은 리모콘등으로부터 패널(32)로 전달되는 신호들이 정상적으로 전달될 수 있도록 기준 이상의 NIR이 외부로 방출되는 것을 방지한다. 한편, EMI 차폐막(56) 및 NIR 차폐막(58)은 하나의 층으로 구성될 수 있다.
- <39> 이와 같은 전면필터(30)는 도 5와 같이 필터 지지부(40)를 통하여 백 커버(38)와 전기적으로 접속된다. 이를 상세히 설명하면, 필터 지지부(40)는 전면필터(30)의 일측단에서 전면필터(30)의 배면에 접속된다. 이때, 필터 지지부(40)는 EMI 차폐막(56) 및 NIR 차폐막(58) 중 적어도 하나 이상의 막과 전기적으로 접속된다. 즉, 필터 지지부(40)는 전면필터(30)를 백 커버(38)에 접속시켜 EMI 및/또는 NIR을 차폐하게 된다.
- <40> 이와 같은 종래의 전면필터(30)는 외부로부터의 충격에 의하여 전면필터(30)가 파손되는 것을 방지하기 위하여 글래스(54)가 이용된다. 하지만, 이와 같이 글래스(54)가 전면필터(30)에 삽입되면 전면필터(30)의 두께가 두꺼워지는 단점이 있다. 또한, 전면필터(30)에 글래스(54)가 삽입되면 그 무게가 무거워짐과 아울러 제조비용이 상승하는 문제점이 있다.

- <41> 따라서, 도 6과 같이 글래스(54)를 제거한 필름형 전면필터(60)가 제안되었다. 필름형 전면필터(60)는 무반사막(62), 광특성막(64), EMI 차폐막(66) 및 NIR 차폐막(68)을 구비한다. 여기서, 필름형 전면필터(60)의 각 막들(62,64,66,68) 사이에는 접착층이 형성되어 각 막들(62,64,66,68) 사이를 접착시키게 된다. 그리고, 일반적으로 광특성막(64)은 접착층에 특정 물질을 삽입하여 형성되게 된다. 또한, 필름형 전면필터(60)의 구조는 사용하는 업체에 따라서 약간씩 변화된다. 본원에서는 설명의 편의성을 위해 접착층을 도시하지 않았으며 광특성막(64)을 특정 층으로 표시하였다.
- <42> 무반사막(62)은 필름형 전면필터(60)의 표면에 형성되어 외부로부터 입사되는 광이 다시 외부로 반사되는 것을 방지한다. 이와 같은 무반사막(62)은 필름형 전면필터(60)의 배면에 추가로 형성될 수 있다. 광특성막(64)은 패널(32)로부터 입사되는 광 중 적색(R) 및 녹색(G)의 휘도를 낮춤과 아울러 청색(B)의 휘도를 높여 PDP의 광특성을 개선시킨다.
- <43> EMI 차폐막(66)은 EMI를 차폐하여 패널(32)로부터 입사되는 EMI가 외부로 방출되는 것을 방지한다. NIR 차폐막(68)은 패널(32)로부터 입사되는 NIR을 차폐한다. 이와 같은 NIR 차폐막(68)은 리모콘등으로부터 패널(32)로 전달되는 신호들이 정상적으로 전달될 수 있도록 기준 이상의 NIR이 외부로 방출되는 것을 방지한다. 한편, EMI 차폐막(66) 및 NIR 차폐막(68)은 하나의 층으로 구성될 수 있다.
- <44> 이와 같은 필름형 전면필터(60)는 글래스(54)를 포함하는 전면필터(30)에 비하여 무게가 가벼움과 아울러 박형화할 수 있다는 장점이 있다. 또한, 필름형 전면필터(60)는 글래스(54)를 포함한 전면필터(30)에 비하여 제조비용을 절감할 수 있다. 하지만, 현재에는 필름형 전면

필터(60)가 PDP에 설치되었을 때 필름형 전면필터(60)와 필터 지지부(40)의 간의 접지방법 등이 제안되지 않았다.

【발명이 이루고자 하는 기술적 과제】

<45> 따라서, 본 발명의 목적은 필름 타입 전면필터에 적합한 접지방법을 제공할 수 있도록 한 플라즈마 디스플레이 패널을 제공하는 것이다.

【발명의 구성 및 작용】

<46> 상기 목적을 달성하기 위하여 본 발명의 플라즈마 디스플레이 패널은 패널과, 패널 상에 패널보다 넓은 크기를 갖도록 형성되는 필름형 전면필터를 구비한다.

<47> 상기 필름형 전면필터는 패널의 4면으로 돌출되는 돌출영역을 갖도록 패널 상에 부착된다.

<48> 상기 돌출영역 각각은 패널에서 2mm 내지 300mm 돌출되도록 설정된다.

<49> 상기 돌출영역을 감싸도록 형성되는 금속물질을 구비한다.

<50> 상기 패널의 후면에 설치되는 백 커버와, 필름형 전면필터와 백 커버를 전기적으로 접속시키기 위한 필터 지지부를 구비한다.

<51> 상기 필름형 전면필터 상에 형성되는 플랜지와, 플랜지에 의해 지지되는 코일 스프링과, 코일 스프링에 의하여 금속물질과 접속되는 클립을 구비한다.

<52> 상기 목적 외에 본 발명의 다른 목적 및 특징들은 첨부도면을 참조한 실시예에 대한 설명을 통하여 명백하게 드러나게 될 것이다.

- <53> 이하 도 7 내지 도 8을 참조하여 본 발명의 바람직한 실시예에 대하여 설명하기로 한다.
- <54> 도 7은 본 발명의 실시예에 의한 플라즈마 디스플레이 패널을 나타내는 도면이다.
- <55> 도 7을 참조하면, 본 발명의 실시예에 의한 PDP는 상부기판과 하부기판이 합착되어 형성되는 패널(72)과, 패널(72)의 전면에 설치되는 필름형 전면필터(74)를 구비한다. 패널(72)의 후면에는 도시되지 않은 방열판, 인쇄회로기판 및 후면을 감싸도록 형성되는 백 커버를 구비한다. 또한, 본 발명의 실시예에 의한 PDP는 백 커버와 필름형 전면필터(74)를 전기적으로 접속시키기 위한 필터 지지부(76)와, 필터 지지부(76)를 감싸도록 필름형 전면필터(74)와 백 커버 사이에 설치되는 도시되지 않은 지지부재를 구비한다.
- <56> 본 발명의 실시예에서 필름형 전면필터(74)는 패널(72)보다 넓은 면적을 갖도록 형성된다. 여기서, 필름형 전면필터(74)는 패널(72)의 사방으로 각각 2mm 내지 300mm 넓은 크기를 갖도록 형성된다.(즉, 돌출영역(79) 각각은 패널(72)로부터 2mm 내지 300mm 돌출된다.) 이와 같이 필름형 전면필터(74)과 패널(72) 보다 넓은 크기를 갖도록 형성되면 필름형 전면필터(74)는 패널(72) 이외의 영역으로 돌출되게 된다. 이때, 필름형 전면필터(74)는 패널(72)의 4면으로 돌출되도록 접착된다. 이와 같이 필름형 전면필터(74)가 패널(72)의 4면으로 돌출되도록 형성되면 EMI를 효과적으로 차폐할 수 있다.
- <57> 한편, 패널(72)의 돌출영역(79)에는 돌출영역(79)을 감싸도록 금속물질(78)이 형성된다.(여기서, 금속물질은 전기를 흐르게할 수 있는 물질로 선택된다.) 금속물질(78)은 필름형 전면필터(74)의 NIR 차폐막 및 EMI 차폐막 중 적어도 하나 이상의 차폐막과 전기적으로 접속된다. 이와 같은 금속물질(78)은 필터 지지부(76)와 전기적으로 접속되게 된다.

<58> 이를 위해, 필터 지지부(76) 상에는 도 8과 같이 플랜지(Flange)(82)와, 플랜지(82)에 설치되는 코일 스프링(84)과, 코일 스프링(84)에 고정되는 클립(80)을 구비한다. 클립(80)은 코일 스프링(84)의 압력에 의하여 금속물질(78)과 접촉된다. 플랜지(82)는 코일 스프링(84)이 고정될 수 있도록 코일 스프링(84)을 지지한다. 여기서, 클립(80)이 필터 지지부(76)와 전기적으로 접촉되기 때문에 필름형 전면필터(74)는 금속물질(78) 및 클립(80)을 경유하여 필터 지지부(76)와 전기적으로 접촉된다.

<59> 즉, 본 발명의 실시예에서는 필름형 전면필터(74)를 패널(72)의 4면으로 돌출될 수 있도록 패널(72)의 면적보다 넓은 면적으로 형성하고, 필름형 전면필터(74)의 돌출영역(79)에 금속물질을 형성함으로써 필터 지지부(76)와 필름형 전면필터(74)를 전기적으로 접속시킬 수 있다. 아울러, 패널 지지부(76) 상에 형성되는 플립(80) 및 코일 스프링(84)을 이용하여 필름형 전면필터(74)와 패널 지지부(76)를 전기적으로 접속시키기 때문에 필름형 전면필터(74)와 패널 지지부(76)의 접촉시간이 단축될 수 있다. 더불어, 패널 지지부(76)는 패널(72)과 중첩되지 않기 때문에 PDP의 이동중에 패널(72)이 파손되는 것을 방지할 수 있다. 다시 말하여, 패널 지지부(76)와 패널(72)이 중첩되는 경우 패널 지지부(76)에 가해지는 충격에 의하여 패널(72)이 파손될 염려가 있다. 하지만, 본 발명에서와 같이 패널 지지부(76)와 패널(72)이 중첩되지 않으면 패널 지지부(76)에 가해지는 충격에 의하여 패널(72)이 파손되는 것을 방지할 수 있다.

【발명의 효과】

<60> 상술한 바와 같이, 본 발명에 따른 플라즈마 디스플레이 패널에 의하면 필름형 전면필터를 패널의 면적보다 넓은 면적으로 형성하고, 필름형 전면필터의 돌출영역에 금속물질을 형성함으로써 필터 지지부와 필름형 전면필터를 전기적으로 접속시킬 수 있다. 여기서, 패널 지지

부 상에 형성되는 플립 및 코일 스프링을 이용하여 필립형 전면필터와 패널 지지부를 접속시키기 때문에 제조시간을 단축시킬 수 있다. 아울러, 돌출영역을 이용하여 필름형 전면필터와 패널 지지부를 접속시키기 때문에 패널 지지부에 의해 패널로 가해지는 충격을 최소화하여 패널의 파손을 방지할 수 있다. 그리고, 돌출영역을 이용하여 필름형 전면필터와 패널 지지부를 접속시키기 때문에 플라즈마 디스플레이 패널을 박형화할 수 있다.

<61> 이상 설명한 내용을 통해 당업자라면 본 발명의 기술사상을 일탈하지 아니하는 범위에서 다양한 변경 및 수정이 가능함을 알 수 있을 것이다. 따라서, 본 발명의 기술적 범위는 명세서의 상세한 설명에 기재된 내용으로 한정되는 것이 아니라 특허 청구의 범위에 의해 정하여져야만 할 것이다.

【특허청구범위】

【청구항 1】

패널과,

상기 패널 상에 상기 패널보다 넓은 크기를 갖도록 형성되는 필름형 전면필터를 구비하는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【청구항 2】

제 1항에 있어서,

상기 필름형 전면필터는 상기 패널의 4면으로 돌출되는 돌출영역을 갖도록 상기 패널 상에 부착되는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【청구항 3】

제 2항에 있어서,

상기 돌출영역 각각은 상기 패널에서 2mm 내지 300mm 돌출되도록 설정되는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【청구항 4】

제 2항에 있어서,

상기 돌출영역을 감싸도록 형성되는 금속물질을 구비하는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【청구항 5】

제 4항에 있어서,

상기 패널의 후면에 설치되는 백 커버와,

상기 필름형 전면필터와 상기 백 커버를 전기적으로 접속시키기 위한 필터 지지부를 구비하는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【청구항 6】

제 5항에 있어서,

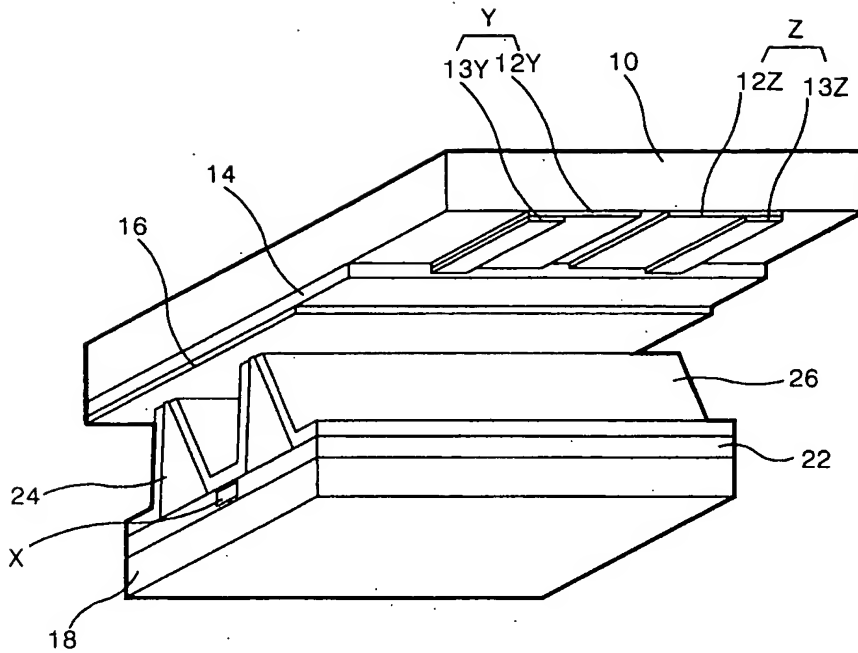
상기 필름형 전면필터 상에 형성되는 플랜지와,

상기 플랜지에 의해 지지되는 코일 스프링과,

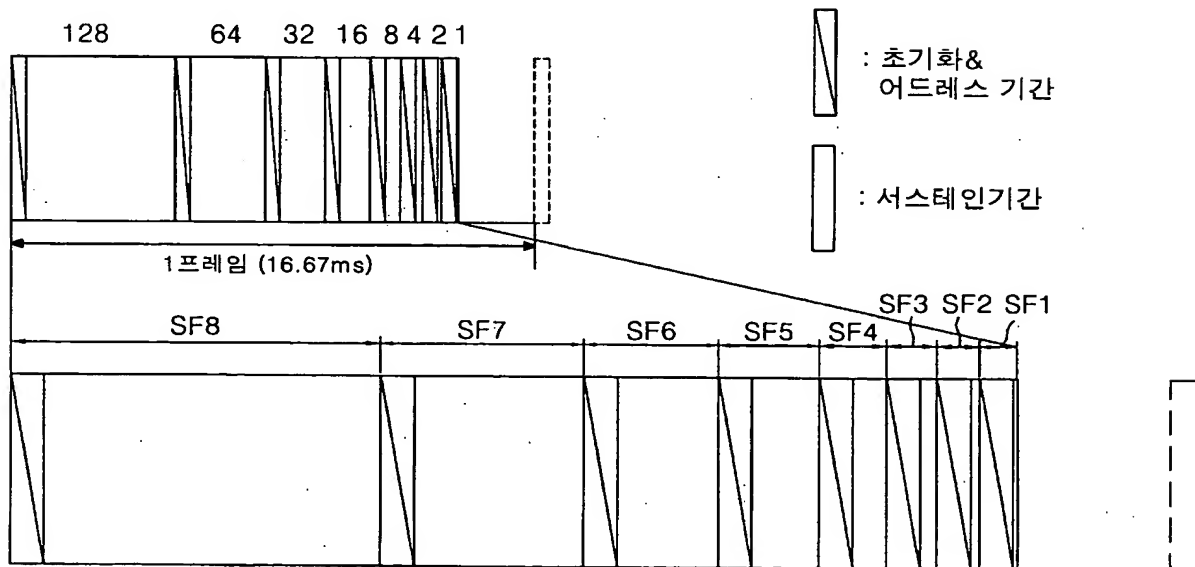
상기 코일 스프링에 의하여 상기 금속물질과 접속되는 클립을 구비하는 것을 특징으로 하는 플라즈마 디스플레이 패널.

【도면】

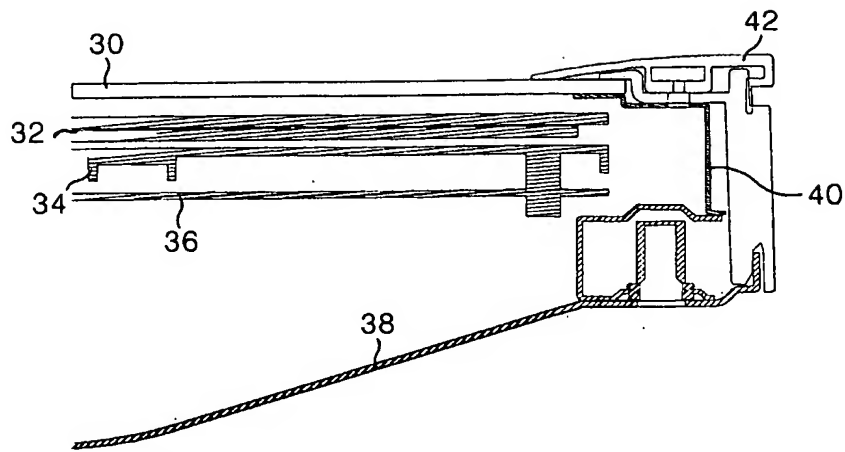
【도 1】



【도 2】



【도 3】

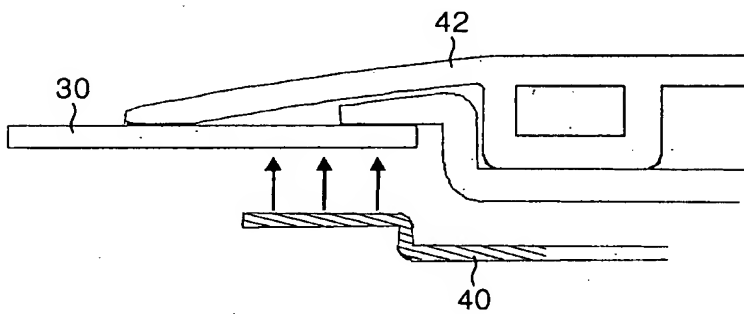


【도 4】

30

무반사막	~50
광특성막	~52
글래스	~54
EMI 차폐막	~56
NIR 차폐막	~58

【도 5】

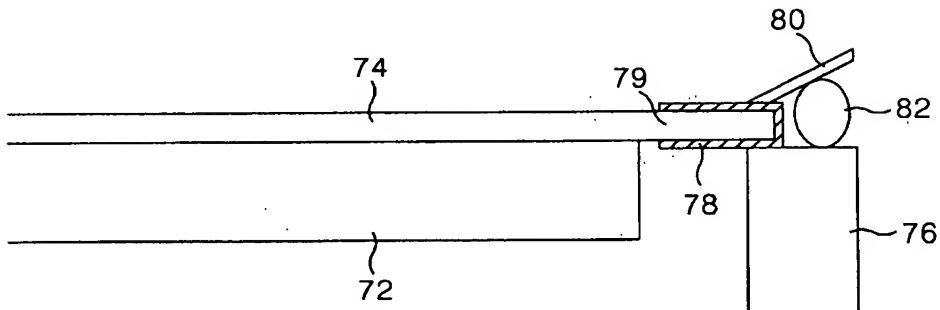


【도 6】

60

무반사막	~62
광특성막	~64
EMI 차폐막	~66
NIR 차폐막	~68

【도 7】



【도 8】

